STM32F4

ADS1278

DOUT[8:1]

DCMI[7:0]

SCLK

MCO1

TIM3\_ETR

DCMI\_PIXCK

TIM3\_CH2

FSYNC

DCMI\_HSYNC

DCMI\_VSYNC

SIG\_START

MASTER

SLAVE 1

EXT\_INT

STM32F4

ADS1278

DOUT[8:1]

DCMI[7:0]

SCLK

MCO1

TIM3\_ETR

DCMI\_PIXCK

TIM3\_CH2

FSYNC

DCMI\_HSYNC

DCMI\_VSYNC

TIM3\_CH1(TI1FP1)

TIM3\_CH1(TI1FP1)

TIM2\_CH1(100 KHz)

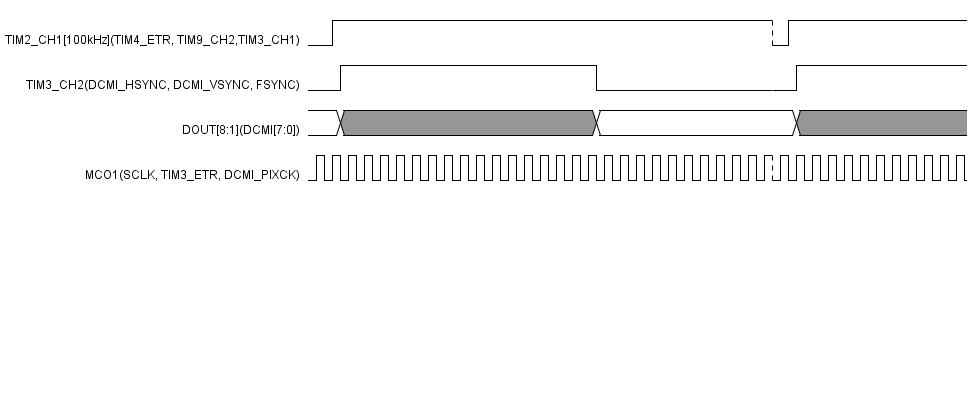
TIM4\_ETR

TIM4\_ETR

TIM9\_CH2

TIM9\_CH2

В данном варианте синхронизации используется 1 сигнал- SIG\_START[100kHz](семплирование DCMI ацп(триггер запуска таймера TIM3 -TIM3\_CH1), семплирование SPI ацп (тактирование таймера-делителя частоты семплирования TIM2 через TIM9\_CH2), инкремент timestamp-a(счетный вход TIM4\_ETR)).



|  |  |
| --- | --- |
| STM32 pins | |
| DCMI[0] | PC6 |
| DCMI[1] | PC7 |
| DCMI[2] | PC8 |
| DCMI[3] | PC9 |
| DCMI[4] | PE4 |
| DCMI[5] | PB6 |
| DCMI[6] | PE5 |
| DCMI[7] | PE6 |
| MCO1 | PA8 |
| TIM3\_ETR | PD2 |
| TIM3\_CH1(TI1FP1) | PB4 |
| TIM3\_CH2 | PB5 |
| DCMI\_PIXCK | PA6 |
| DCMI\_HSYNC | PA4 |
| DCMI\_VSYNC | PB7 |
| TIM4\_ETR | PE0 |
| TIM2\_CH1 | PA0 |
| TIM9\_CH2 | PA3 |